

**МИНИСТЕРСТВО СЕЛЬСКОГО ХОЗЯЙСТВА РОССИЙСКОЙ ФЕДЕРАЦИИ**  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
**«КУБАНСКИЙ ГОСУДАРСТВЕННЫЙ АГРАРНЫЙ УНИВЕРСИТЕТ  
ИМЕНИ И. Т. ТРУБИЛИНА»**

**ФАКУЛЬТЕТ ЭНЕРГЕТИКИ**

**УТВЕРЖДАЮ**

Декан факультета  
энергетики, доцент

А.А. Шевченко

2020 г.



**Рабочая программа дисциплины**

**«Электроника»**

**Направление подготовки**

**13.03.02 «Электроэнергетика и электротехника»**

**Направленность подготовки**

**«Электроснабжение»**

**Уровень высшего образования**

**Бакалавриат**

**Форма обучения**

**Очная**

**Краснодар  
2020**

Рабочая программа дисциплины «Электроника» разработана на основе ФГОС ВО13.03.02 Электроэнергетика и электротехника утвержденного приказом Министерства образования и науки РФ 28 февраля 2018 г. № 144


Автор:

канд.техн.наук, доцент

 А.А. Шевченко

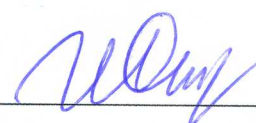
Рабочая программа обсуждена и рекомендована к утверждению решением кафедры электротехники, теплотехники и ВИЭ от 20 апреля 2020 г., протокол №8

Заведующий кафедрой  
д-р техн. наук, профессор


 О.В. Григораш

Рабочая программа одобрена на заседании методической комиссии факультета энергетики от 24.04.2020 г., протокол № 9

Председатель  
методической комиссии  
д -р техн. наук, профессор

 И.Г. Стрижков

Руководитель  
основной профессиональной  
образовательной программы  
канд. техн. наук, доцент

 А.Г. Кудряков

## **1 Цель и задачи освоения дисциплины**

**Целью** освоения дисциплины Б1.О.20 «Электроника» является формирование комплекса знаний об организационных, научных и методических основах в области электроники и электронных устройств, необходимых для решения производственных и проектных задач при электроснабжении объектов и производственных процессов.

### **Задачи дисциплины**

- изучение современной элементной базы электронных устройств;
- изучение основных типовых устройств аналоговой электроники;
- изучение основ функционирования и базовых электронных цифровых устройств;
- изучить основы проектирования электрических схем с использованием аналоговых и цифровых электронных приборов.

## **2 Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОПОП ВО**

В результате изучения дисциплины Б1.О.20 «Электроника» обучающийся должен получить знания и навыки для успешного освоения следующих трудовых функций и выполнения следующих трудовых действий:

Профессиональный стандарт - 16.047 «Специалист в области проектирования систем электроснабжения объектов капитального строительства»; трудовая функция - А/04.6 «Разработка проектной и рабочей документации простых узлов системы электроснабжения объектов капитального строительства» и 20.032 «Работник по обслуживанию оборудования подстанций электрических сетей»; трудовая функция - I/02.5 «Обоснование планов и программ технического обслуживания и ремонта оборудования подстанций»; I/03.5 «Разработка нормативно-технической документации по техническому обслуживанию и ремонту оборудования подстанций».

**В результате освоения дисциплины формируются следующие компетенции:**

**ОПК-3** Способен использовать методы анализа и моделирования электрических цепей и электрических машин

## **3 Место дисциплины в структуре ОПОП ВО**

Б1.О.20 «Электроника» является дисциплиной, обязательной части ОПОП ВО подготовки обучающихся по направлению 13.03.02 Электроэнергетика и электротехника, направленность «Электроснабжение».

## **4 Объем дисциплины (252 часа, 7 зачетных единиц)**

Виды учебной работы	Объем, часов	
	Очная	Заочная
<b>Контактная работа</b>	<b>104</b>	-
в том числе:		
— аудиторная по видам учебных занятий	100	-
— лекции	36	-
— практические	32	-
— лабораторные	32	-
— внеаудиторная	4	-
— зачет	1	-
— экзамен	3	-
— защита курсовых работ (проектов)	-	-
<b>Самостоятельная работа</b>	<b>148</b>	-
в том числе:		
— курсовая работа (проект)	-	-
— прочие виды самостоятельной работы	148	-
<b>Итого по дисциплине</b>	<b>252</b>	-

## 5 Содержание дисциплины

По итогам изучаемого курса студенты сдают зачет и экзамен.  
Дисциплина изучается на 3 курсе, в 5 и 6 семестре.

### Содержание и структура дисциплины по очной форме обучения

№ п/п	Темы. Основные вопросы	Формируемые компетенции	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)			
				Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
1	<b>Введение в дисциплину.</b> Электроника, как отрасль науки и техники. Полупроводниковые приборы, определение. Полупроводниковые материалы. Электропроводность твердых тел. Собственная элек-	ОПК-3	5	2	-	-	9

№ п/ п	Темы. Основные вопросы	Формируемые компетенции	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)			
				Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
	тропроводность полупроводников. Примесная электропроводность полупроводников.						
2	<b>Электронно-дырочный переход (р-п переход).</b> Вольтамперная характеристика (ВАХ) р-п перехода. Пробой р-п перехода. Влияние температуры на ВАХ р-п перехода.	ОПК-3	5	2	2	-	6
3	<b>Полупроводниковые выпрямительные диоды.</b> Устройство, ВАХ, параметры. Стабилитроны, стабилитроны, варикапы. Диоды Шоттки. Работа полупроводниковых диодов с нагрузкой	ОПК-3	5	2	2	4	6
4	<b>Биполярные транзисторы.</b> Классификация. Устройство и принцип действия. Способы включения. Токораспределение в транзисторах. Статические ВАХ транзистора с общей базой. Статические ВАХ транзистора в схеме с общим эмиттером. Т-образная эквивалентная схема и параметры транзистора.	ОПК-3	5	2	2	4	6
5	<b>Методики расчета биполярных транзисторов.</b> Транзистор как линейный четырёхполюсник. Система h-параметров транзистора. Зависимость параметров транзистора от частоты и температуры. Предельно-допустимые эксплуатационные параметры. Работа транзистора с	ОПК-3	5	2	2	-	6

№ п/ п	Темы. Основные вопросы	Формируемые компетенции	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)			
				Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
	нагрузкой. Ключевой режим работы транзистора.						
6	<b>Полевые транзисторы.</b> Классификация. Полевые транзисторы с управляющими р-п переходами. Устройство, ВАХ, параметры. Способы включения. Полевые транзисторы с изолированным затвором с встроенным и индуцированным каналом. Устройство, ВАХ, параметры. Область применения.	ОПК-3	5	2	2	-	6
7	<b>Переключающие полупроводниковые приборы.</b> Устройство и принцип действия диодных и триодных тиристоров. Статическая ВАХ тиристора и его основные параметры. Особенности включения тиристоров. Разновидности тиристоров. Работа тиристора с нагрузкой. Фазоимпульсное управление тиристорами. Тиристорные регуляторы напряжения. Силовые транзисторы IGBT. Особенности, параметры. Однопереходные транзисторы. Устройство, ВАХ, параметры.	ОПК-3	5	2	2	4	6
8	<b>Усилительные каскады.</b> Общая характеристика и классификация. Обратные связи в усилителях. Усилительный каскад по схеме ОЭ. Графоаналитический анализ. Области применения. Расчёт каскада ОЭ по	ОПК-3	5	2	2	4	6

№ п/ п	Темы. Основные вопросы	Формируемые компетенции	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)			
				Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
	эквивалентной схеме в области средних частот. Усилительные каскады по схеме ОБ и ОК. Стабилизация режима транзисторных усилителей).						
9	<b>Усилители мощности.</b> Усилители мощности, однотоковые и двухтактные. Бестрансформаторные усилители мощности. Фазоинверсные каскады.	ОПК-3	6	2	2	-	6
10	<b>Многокаскадные усилители.</b> Многокаскадные усилители с RC-связью. Частотные свойства усилителей. Расчёт усилителей в области низких и высоких частот. Усилители с трансформаторной связью.	ОПК-3	6	2	2	4	10
11	<b>Фотоэлектрические и оптоэлектронные приборы.</b> Фотодиоды. Принцип действия, характеристики, параметры. Светодиодиод. Оптоэлектронные пары. Устройство и характеристики.	ОПК-3	5	2	2	4	10
12	<b>Операционные усилители.</b> Структура. Характеристики и параметры. Применение операционных усилителей в аналоговых устройствах: инвертирующий и неинвертирующий усилители.	ОПК-3	6	2	2	-	10
13	<b>Схемы на базе ОУ.</b> Сумматор, усилитель с дифференциальным входом, интегратор, дифференциатор. Логарифмический и анти-	ОПК-3	6	2	2	4	10

№ п/ п	Темы. Основные вопросы	Формируемые компетенции	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)			
				Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
	логарифмический усилитель на основе операционных усилителей.						
14	<b>Средства электропитания электронной аппаратуры.</b> Однофазные выпрямители. Трехфазные выпрямители. Регулируемые выпрямители.	ОПК-3	6	2	-	-	10
15	<b>Интегральные микросхемы (ИС).</b> Общие сведения и классификация. Технология изготовления ИС. Аналоговые и цифровые ИС. Серии ИС. Системы обозначений полупроводниковых приборов.	ОПК-3	6	2	2	-	6
16	<b>Общие сведения об электронных цифровых устройствах.</b> Логические элементы в интегральном исполнении. Основные теоремы, законы и правила алгебры логики. Триггеры. Определение, классификация. Триггеры типов RS, D, T, JK. Применение триггеров.	ОПК-3	6	2	2	4	14
17	<b>Цифровые счётчики импульсов.</b> Определение, параметры, классификация. Двоичные счётчики с последовательным и параллельным переносом. Двоично-кодированные счётчики. Десятичные счётчики. Регистры. Определение. Последовательные регистры и их применение	ОПК-3	6	2	2	-	15
18	<b>Цифро-аналоговые и аналого-цифровые преобразователи.</b> Характеристики,	ОПК-3	6	2	2	-	6



№ п/ п	Темы. Основные вопросы	Формируемые компетенции	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)			
				Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа
	параметры. Области применения. Шифраторы и дешифраторы. Мультиплексоры и демультимплексоры.						
Итого				36	32	32	148

## 6 Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине

1. Цыганков Б.К. Основы моделирования электронных схем в программе Multisim 11(Rus): Методическое пособие / Б.К.Цыганков, Д.А.Козюков. — Краснодар: КубГАУ, 2015. — 53 с. Режим доступа: [https://edu.kubsau.ru/file.php/124/1\\_Osnovy\\_modelirovaniya\\_ehlektronnykh\\_skhem\\_v\\_programme\\_Multisim\\_11.pdf](https://edu.kubsau.ru/file.php/124/1_Osnovy_modelirovaniya_ehlektronnykh_skhem_v_programme_Multisim_11.pdf)
2. Элементы цифровых устройств (логические элементы, триггеры, счетчики импульсов: учебн. пособие / Б.К. Цыганков, А.А. Шевченко, Е.А. Денисенко — Краснодар: КубГАУ, 2017— 71 с. Режим доступа: [https://edu.kubsau.ru/file.php/124/Uchebnoe\\_posobie\\_EHlementy\\_cifrovyykh\\_e\\_hlektronnykh\\_ustroystv.pdf](https://edu.kubsau.ru/file.php/124/Uchebnoe_posobie_EHlementy_cifrovyykh_e_hlektronnykh_ustroystv.pdf)
3. Основы физики полупроводников : учеб. пособие /Б.К. Цыганков, А.В. Савенко, А.А. Шевченко, Е.А. Денисенко — Краснодар: КубГАУ, 2018— 49с. Режим доступа: [https://edu.kubsau.ru/file.php/124/Osnovy\\_fiziki\\_poluprovodnikov\\_Uchebnoe\\_posobie\\_374242\\_v1\\_PDF](https://edu.kubsau.ru/file.php/124/Osnovy_fiziki_poluprovodnikov_Uchebnoe_posobie_374242_v1_PDF)
4. Расчет усилительных устройств и разработка цифровой логической схемы. Практическое руководство и индивидуальные задания для курсовой работы по дисциплине «Электроника». Сост. Б.К. Цыганков, А.А. Шевченко, Е.А. Денисенко — Краснодар, КубГАУ, 2013, с. Режим доступа: [https://edu.kubsau.ru/file.php/124/01\\_Uchebno-metodicheskoe\\_posobie\\_Raschet\\_usilitelnykh\\_ustroystv\\_i\\_razrabotka\\_cifrovoi\\_logicheskoi\\_skhemy\\_B\\_K\\_Cygankov\\_A.A\\_Shevchenko\\_E.A\\_Denisenko.pdf](https://edu.kubsau.ru/file.php/124/01_Uchebno-metodicheskoe_posobie_Raschet_usilitelnykh_ustroystv_i_razrabotka_cifrovoi_logicheskoi_skhemy_B_K_Cygankov_A.A_Shevchenko_E.A_Denisenko.pdf)
5. Расчет усилительных устройств и разработка цифровой логической схемы: метод. рекомендации по выполнению курсовой работы по дисциплине «Электроника» / сост. Б.К. Цыганков, А.А. Шевченко, Е.А. Денисенко — Краснодар, КубГАУ, 2016. - 77 с. Режим доступа: [https://edu.kubsau.ru/file.php/124/Uchebno-metodicheskoe\\_posobie\\_Raschet\\_usilitelnykh\\_ustroystv\\_i\\_razrabotka\\_cifrovoi\\_logicheskoi\\_skhemy.pdf](https://edu.kubsau.ru/file.php/124/Uchebno-metodicheskoe_posobie_Raschet_usilitelnykh_ustroystv_i_razrabotka_cifrovoi_logicheskoi_skhemy.pdf)
6. Электроника: методические рекомендации по изучению дисциплины и задания для расчетно-графической и контрольной работы /сост: Б.К Цыган-

ков, А.А Шевченко, Е.А Денисенко – Краснодар, КубГАУ, 2017. Режим доступа: [https://edu.kubsau.ru/file.php/124/Metodicheskie\\_rekomendacii\\_27.06.pdf](https://edu.kubsau.ru/file.php/124/Metodicheskie_rekomendacii_27.06.pdf)

## 7 Фонд оценочных средств для проведения промежуточной аттестации

### 7.1 Перечень компетенций с указанием этапов их формирования в процессе освоения ОПОП ВО

Номер семестра (этап формирования компетенции соответствует номеру семестра)	Этапы формирования и проверки уровня сформированности компетенций по дисциплинам, практикам в процессе освоения ОПОП ВО
<b>ОПК-3 Способен использовать методы анализа и моделирования электрических цепей и электрических машин</b>	
3, 4	Теоретические основы электротехники
4	Технологическая практика
4, 5	Электрические машины
5, 6	Электроника
6	Проектная практика
8	Подготовка к процедуре защиты и защита выпускной квалификационной работы

### 7.2 Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкалы оценивания

Планируемые результаты освоения компетенции (индикаторы достижения компетенции)	Уровень освоения				Оценочное средство
	«неудовлетворительно» минимальный не достигнут	«удовлетворительно» минимальный (пороговый)	«хорошо» средний	«отлично» высокий	
ОПК-3 Способен использовать методы анализа и моделирования электрических цепей и электрических машин					
Знать: - основные этапы модели-	Не владеет знаниями в области:	Имеет поверхностные знания в области:	Знает: - основные этапы моделирования	Знает на высоком уровне:	Задания лабораторных работ, тест,

Планируемые результаты освоения компетенции (индикаторы достижения компетенции)	Уровень освоения				Оценочное средство
	«неудовлетворительно» минимальный не достигнут	«удовлетворительно» минимальный (пороговый)	«хорошо» средний	«отлично» высокий	
рования энергетических систем.	- основных этапов моделирования энергетических систем.	- основных этапов моделирования энергетических систем.	энергетических систем.	- основные этапы моделирования энергетических систем.	устный опрос
<b>Уметь:</b> - использовать техническую литературу и документацию при решении задач проектирования.	<b>Не умеет:</b> - использовать техническую литературу и документацию при решении задач проектирования.	<b>Умеет на низком уровне:</b> - использовать техническую литературу и документацию при решении задач проектирования.	<b>Умеет на достаточном уровне:</b> - использовать техническую литературу и документацию при решении задач проектирования.	<b>Умеет на высоком уровне:</b> - использовать техническую литературу и документацию при решении задач проектирования.	
<b>Иметь навык и (или) владеть:</b> - методиками расчетов, анализа и проектирования технических электроэнергетических систем	<b>Не владеет:</b> - методиками расчетов, анализа и проектирования технических электроэнергетических систем	<b>Владеет на низком уровне:</b> - методиками расчетов, анализа и проектирования технических электроэнергетических систем	<b>Владеет на достаточном уровне:</b> - методиками расчетов, анализа и проектирования технических электроэнергетических систем	<b>Владеет на высоком уровне:</b> - методиками расчетов, анализа и проектирования технических электроэнергетических систем	

**7.3 Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы**

### **Примеры лабораторных работ**

#### **ЛАБОРАТОРНАЯ РАБОТА № 13 ИССЛЕДОВАНИЕ ЛОГИЧЕСКИХ ЭЛЕМЕНТОВ И СХЕМ НА ИХ ОСНОВЕ**

##### **1 Цель работы**

1. Изучение определения, условных обозначений логических элементов и форм представления элементарных логических функций.
2. Экспериментальное исследование функций, выполняемых логическими элементами.
3. Приобретение навыков работы с аналитическими записями логических функций, таблицами истинности, анализа и синтеза схем, реализующих логические функции.

## 2 Программа и методика выполнения работы

2.1 Подготовить стенд для исследования ЛЭ к работе. После получения разрешения преподавателя подключить стенд к сети и дать прогреться в течение 1-2 минут.

2.2 Исследование базисного логического элемента И-НЕ и схем на его основе.

2.2.1 Экспериментально снять таблицы истинности для трех схем верхнего ряда стенда.

Для этого входы  $X_1$  и  $X_2$  внешними проводниками подсоединить к гнездам формирователей логических 1 и 0. Выход  $Y$  подсоединить к соответствующему индикатору логических состояний.

Логические переменные на входах изменять с помощью кнопочных переключателей.

Таблицы истинности должны быть составлены с учетом рекомендаций, изложенных в подразделе 1.1.

2.2.2 Для каждой схемы записать все последовательные логические преобразования сигналов.

2.2.3 Убедиться, что экспериментально снятые таблицы и аналитические записи функций правильны.

2.3 Исследование базисного логического элемента ИЛИ-Н Е и схем на его основе. Провести исследования для трех схем среднего ряда стенда по аналогии с подразделом 2.2.

2.4 Исследование ЛЭ Иключающее ИЛИ, Иключающее ИЛИ-НЕ и Мажоритарного элемента

2.4.1 По аналогии с п. 4.2.1 экспериментально снять таблицы истинности для трех названных ЛЭ, расположенных в нижнем ряду стенда.

2.4.2 По таблицам истинности составить логические функции  $Y$  на выходах ЛЭ, воспользовавшись рекомендациями подраздела 1.4.

2.4.3 Убедиться, что экспериментально снятые таблицы и аналитические записи функций  $Y$  на выходах ЛЭ правильны.

2.5 Исследование мультиплексора

2.5.1 По аналогии с п. 2.2.1 экспериментально снять таблицу истинности для мультиплексора (нижний ряд стенда).

При этом в качестве адресного сигнала  $a$  использовать  $X_3$ , а на вход  $X_0$  подавать сигнал  $X_2$ .

$a=X_3$	$X_0=X_2$	$X_1$	$Y$
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	
1	1	0	
1	1	1	

2.5.2 На схеме мультиплексора записать последовательные логические преобразования сигналов.

2.5.3 Убедиться, что экспериментально снятая таблица и аналитическая запись функции  $Y$  на выходе мультиплексора правильны, т.е. при  $a = 0$  функция  $Y = X_0$ , а при  $a = 1$  соответственно  $Y = X_1$ .

### 3 Содержание отчета

Отчет составляется в соответствии с программой выполнения работы и должен включать наименование работы, цель работы, схемы логических элементов, перечень оборудования и следующие данные.

По подразделу 2.2:

- 1) логические схемы и выполненные ими функции;
- 2) логические преобразования, показанные непосредственно на схемах;
- 3) экспериментально снятые таблицы истинности.

По подразделу 2.3:

отчет оформляется по аналогии с подразделом 2.2.

По подразделу 2.4:

- 1) схемы ЛЭ и их названия;
- 2) экспериментально снятые таблицы истинности;
- 3) логические функции, составленные по таблицам истинности.

По подразделу 2.5:

- 1) логическая схема и ее название;
- 2) логические преобразования, показанные непосредственно на схеме;
- 3) экспериментально снятая таблица истинности.

По результатам исследований должны быть сделаны краткие выводы. Выводы должны содержать сведения о знаниях, полученные студентом в ходе выполнения экспериментальных исследований с указанием области применения, логических задач, которые могут быть решены с применением исследованных элементов.

### 4 Контрольные вопросы

- 1 Какие электронные устройства называются цифровыми?
- 2 Какие цифровые устройства называются комбинационными логическими устройствами?
- 3 Какие устройства называются логическими элементами (ЛЭ)?
- 4 Назовите основные действия алгебры логики, приведите их аналитическую запись и табличную форму, покажите какие ЛЭ выполняют эти действия.
- 5 Почему элементы ИЛИ – НЕ и И – НЕ называются базисными?
- 6 Объясните назначения ЛЭ Иключающее ИЛИ, Иключающее ИЛИ – НЕ, Мажоритарного элемента.
- 7 Объясните назначение и принцип действия мультиплексора.
- 8 Изложите порядок составления логической функции по таблице истинности.
- 9 Какие функции можно получить при инвертировании входов элементов ИЛИ – НЕ и И – НЕ?
- 10 Представьте логическую схему реализации операции ИЛИ:
  - а) используя только элементы ИЛИ-НЕ;
  - б) только элементы И-НЕ.
- 11 Представьте логическую схему реализации операции И:
  - а) используя только элементы ИЛИ-НЕ;
  - б) только элементы И-НЕ.
- 12 Составьте логическую схему и таблицу истинности для функции, используя ЛЭ только ИЛИ-НЕ, либо И-НЕ (по указанию преподавателя):
  - а)  $Y = X_1 \cdot X_2$ , б)  $Y = X_1 + X_2$ , в)  $Y = \overline{X_1 + X_2}$ , г)  $Y = \overline{X_1} \cdot \overline{X_2}$ ,

- д)  $Y = \overline{\overline{X_1 \cdot X_2 \cdot X_1 \cdot X_2}}$ , е)  $Y = \overline{\overline{X_1 \cdot X_2 \cdot X_1 \cdot X_2}}$ , ж)  $Y = X_1 \cdot X_2 \cdot X_3$ ,  
 з)  $Y = \overline{aX_1 + aX_2}$ , и)  $Y = \overline{X_1 + X_2} \cdot X_3$ , к)  $Y = \overline{X_1 \cdot X_2} + X_3$ ,  
 л)  $Y = \overline{X_1} \cdot X_2 + \overline{X_3} \cdot X_4$   
 13 То же самое (см. 12), но используя только элементы И, ИЛИ, НЕ.

## ЛАБОРАТОРНАЯ РАБОТА №8 ИССЛЕДОВАНИЕ МНОГОКАСКАДНОГО УСИЛИТЕЛЯ НА ТРАНЗИСТОРАХ

### 1 Цель работы

- 1.1 Изучение принципиальной электрической схемы усилителя и принципа его работы.  
 1.2 Исследование амплитудной и амплитудно-частотной характеристик усилителя.

### 2 Программа и методика выполнения работы

- 2.1 Подготовить стенд для исследования усилителя к работе.  
 Внешний вид лицевой панели лабораторного стенда представлен на рисунке 2.1.

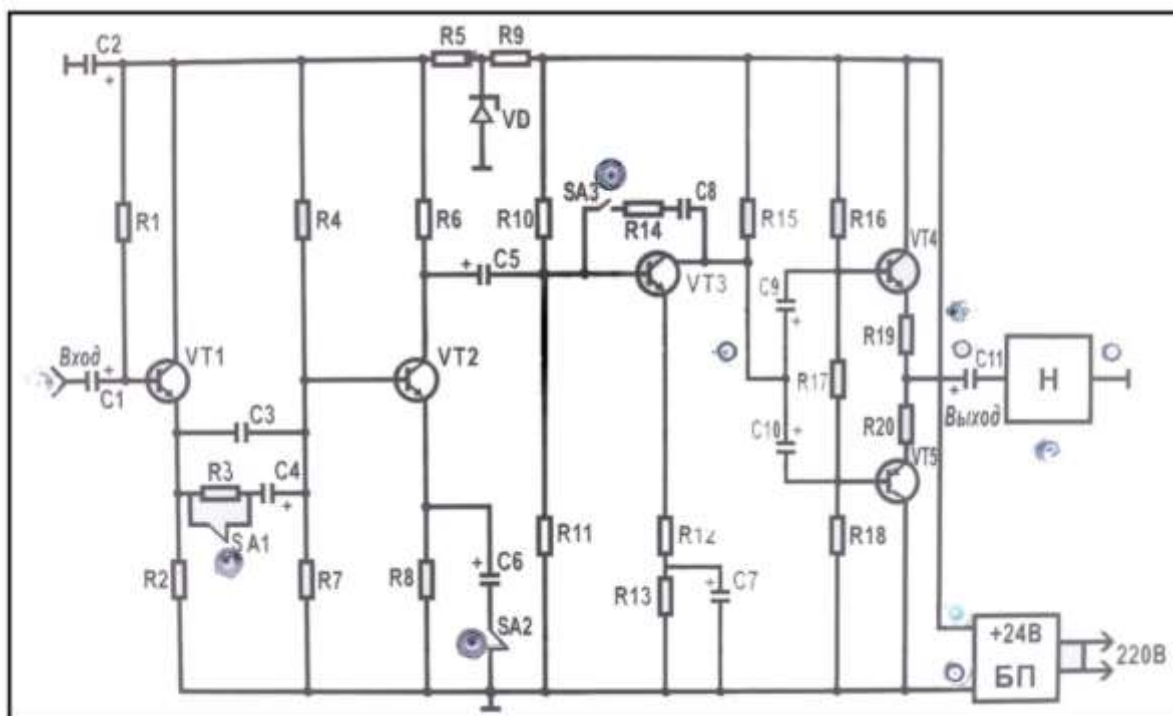


Рисунок 2.1 – лицевая панель лабораторного стенда

2.1.1 Разъем ВХОД усилителя через коаксиальный тройник кабелями подключить к выходу генератора сигналов и электронному милливольтметру 1. Разъем ВЫХОД – к милливольтметру 2 (рисунок 2.2).

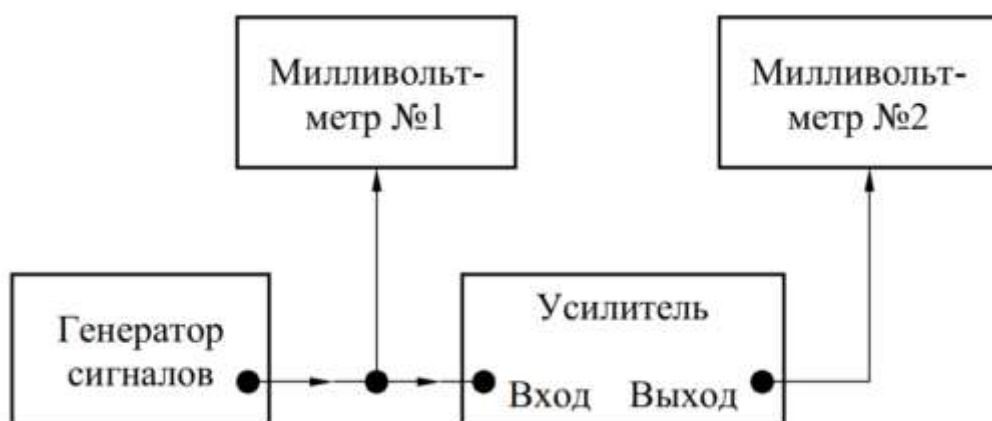


Рисунок 2.2 – Подключение измерительных приборов: Милливольтметр 1 предназначен для измерения напряжения  $U_{вх}$ , милливольтметр 2 – напряжения  $U_{вых}$ .

2.1.2 Выключатели на усилителе установить в положения: SA1, SA2 – замкн., SA3 – разомкн.

2.1.3 После получения разрешения преподавателя подключить усилитель и измерительные приборы к сети и дать прогреться в течение 5 минут.

2.1.4 Убедиться в работоспособности усилителя. На генераторе установить частоту гармонического сигнала  $f=1000$  Гц и напряжение  $U_{вх} = 1$  мВ. Напряжение на выходе усилителя при этом должно быть  $U_{вых} = 0,5...1$  В. После проверки работоспособности дальнейшие исследования рекомендуется проводить, подключив в качестве нагрузки резистивный эквивалент.

## 2.2 Исследование амплитудной характеристики усилителя

2.2.1 Изменяя напряжение генератора последовательно установить  $U_{вх}$  в диапазоне от 0 до 10 мВ через 1 мВ. Значения напряжения  $U_{вых}$  записать в таблицу 2.1. Измерения проводить на частоте  $f=1000$  Гц.

Таблица 5.1- Амплитудная характеристика усилителя  $f=1000$  Гц

$U_{вх}, \text{ мВ}$	0	1	2	3	4	5	6	7	8	9	10
$U_{вых}, \text{ В}$											
$KU$											
$KU/KU_{max}$											

2.2.2 Для каждого значения напряжения  $U_{вх}$  от 1 до 10 мВ рассчитать коэффициент усиления  $KU$  и нормированный коэффициент усиления  $KU/KU_{max}$ . Результаты расчетов записать в таблицу 2.1.

Примечание - Значения  $KU / KU_{max}$  должны рассчитываться с точностью до третьего знака после запятой.

2.2.3 На одном графике построить амплитудную характеристику усилителя  $U_{вых} = F(U_{вх})$  и нормированную амплитудную характеристику  $KU / KU_{max} = F(U_{вх})$

2.2.4 Рассчитать значение  $U_{вх.min}$ . Значение  $KU_{лин.}$  выбрать из таблицы 2.1 при  $U_{вх} = 3$  мВ. По графику зависимости  $KU / KU_{max} = F(U_{вх})$  определить значение  $U_{вх.max}$  при уменьшении коэффициента усиления на 5 % ( $KU / KU_{max} = 0,95$ ). Далее рассчитать динамический диапазон усилителя.

## 2.3 Исследовать влияние конденсатора С6 на коэффициент усиления

2.3.1 Установить напряжение  $U_{вх} = 3$  мВ. Значение напряжений  $U_{вых}$  записать в таблицу 2.2.

5.3.2 Отключить конденсатор С6, установив выключатель SA2 в разомкнутое положение. Новое значение  $U_{вых}$  внести в таблицу 2.2. Вернуть выключатель SA2 в замкнутое состояние. Рассчитать коэффициент усиления  $KU$ . Убедиться, что при отключении конденсатора С6 резко уменьшается коэффициент усиления.

Таблица 2.2 - Влияние конденсатора С6 на коэффициент усиления  $U_{вх} = 3\text{мВ}$

SA2	Замкн.	Разомкн.
$U_{вых}, \text{В}$		
$KU$		

## 2.4 Исследование амплитудно-частотной характеристики усилителя $KU=F(f)$

2.4.1 Частоту гармонического сигнала на генераторе последовательно установить в диапазоне от 20 Гц до 100 кГц в соответствии с таблицей 2.3. На каждой частоте контролировать напряжение  $U_{вх}$ , которое должно иметь значение 3мВ. Значения напряжения  $U_{вых1}$  записать в таблицу 2.3.

Таблица 2.3 - Амплитудно-частотные характеристики усилителя  $U_{вх}=3\text{мВ}$

$f, \text{кГц}$	0,02	0,05	0,1	0,2	0,5	1	2	5	10	20	50	100	Положение выключателя	
													SA1	SA3
$U_{вых1}, \text{В}$													З	Р
$KU1$														
$U_{вых2}, \text{В}$													Р	Р
$KU2$														
$U_{вых3}, \text{В}$													З	З
$KU3$														

Примечания:

1. Положения выключателей: **З** – замкнутое, **Р** - разомкнутое.

2. Выключатель SA2 должен находиться в замкнутом положении.

2.4.2 Включить в цепь передачи сигнала резистор R3, для чего SA1 установить в разомкнутое положение. По методике п. 2.4.1 снять АЧХ. Значения напряжения  $U_{вых2}$  записать в таблицу 2.3. Вернуть выключатель SA1 в замкнутое положение.

2.4.3 В третьем каскаде подключить цепь обратной связи R14C8, установив SA3 в замкнутое положение. По методике п. 2.4.1 снять АЧХ. Значения напряжения  $U_{вых3}$  записать в таблицу 2.3. Вернуть выключатель SA3 в разомкнутое положение.

2.4.4 Для трех АЧХ рассчитать коэффициенты  $KU1$ ,  $KU2$ ,  $KU3$  (таблица 5.3). Убедиться, что включение резистора R3 приводит к уменьшению коэффициента усиления в области низких частот, а подключение цепи R14C8 – в области высоких частот.

2.4.5 Построить три АЧХ  $KU = F(f)$  на одном графике. Масштаб по оси частот следует выбрать логарифмическим (см. рекомендации к лабораторной работе №3).

2.4.6 Определить граничные частоты  $f_{г.н.}$  и  $f_{г.в.}$  для первой АЧХ  $KU1=F(f)$  при коэффициенте частотных искажений  $M = 2$ . При этом значение  $KU0$  выбрать из таблицы 2.3 при  $f=1 \text{ кГц}$ .

## 3 Содержание отчета

Отчет составляется в соответствии с программой выполнения работы и должен включать наименование работы, цель работы, принципиальную электрическую схему усилителя, перечень оборудования и следующие данные. По подразделу 2.2:

1) таблицу 2.1 (п.2.2.1);



- 2) построенные амплитудные характеристики усилителя (п.2.2.3);
  - 3) графически найденное значение  $U_{вх.max}$ , расчеты значений  $U_{вх.min}$  и D (п.2.2.4).
- По подразделу 2.3 в отчет включается таблица 2.2.

По подразделу 2.4:

- 1) таблицу 2.3 (п.2.4.1)
- 2) построенные амплитудно-частотные характеристики усилителя (п.2.4.5);
- 3) графически найденные значения граничных частот (п.2.4.6).

По результатам исследований необходимо провести анализ полученных результатов и сделать выводы о динамическом диапазоне и полосе пропускания усилителя, возможности изменения АЧХ на низких и высоких частотах, влиянии конденсатора в эмиттерной цепи на коэффициент усиления.

#### 4 Контрольные вопросы

- 1 Какие каскады входят в состав усилителя, их особенности и назначение?
- 2 К какому классу относится режим работы каждого каскада, в чем разница между классами А и В?
- 3 Какие обратные связи использованы в усилителе? Поясните их квалификационные признаки и назначение.
- 4 Объясните принцип действия того или иного каскада усилителя (по указанию преподавателя).
- 5 Объясните назначение того или иного элемента усилителя (по указанию преподавателя).
- 6 В чем состоят нелинейные искажения в усилителе, по какой причине и когда они возникают?
- 7 Как количественно оцениваются нелинейные искажения?
- 8 Что понимается под динамическим диапазоном усилителя?
- 9 Дайте оценку экспериментальной амплитудной характеристике усилителя, почему она отличается от идеальной?
- 10 По какой причине и в каком случае возникают линейные искажения?
- 11 Дайте определение амплитудно-частотной характеристики усилителя.
- 12 Что является количественной мерой частотных искажений?
- 13 Как определить полосу пропускания усилителя?
- 14 Объясните, почему реальная АЧХ усилителя с RC-связью отличается от идеальной.
- 15 Поясните, по какой причине включение резистора R3 в исследуемом усилителе приводит к уменьшению коэффициента усиления на низких частотах?
- 16 Объясните, почему подключение цепи R14, C8 в усилителе приводит к уменьшению коэффициента усиления на высоких частотах?
- 17 С какой целью подключен конденсатор C6 в усилителе и почему его отключение приводит к значительному уменьшению коэффициента усиления?

#### Пример теста

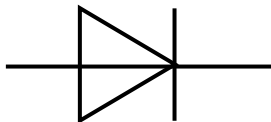
##### Основные носители заряда в полупроводнике р-типа

- ☐ Электроны
- ☐ Дырки
- ☐ Отрицательные ионы
- ☐ Положительные ионы
- ☐ Фотоны

**Основные носители заряда в полупроводнике n-типа**

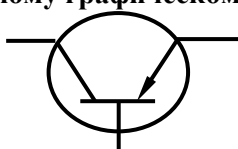
- ☐ Электроны
- ☐ Дырки
- ☐ Отрицательные ионы
- ☐ Положительные ионы
- ☐ Фотоны

**Условному графическому изображению полупроводникового прибора соответствует**



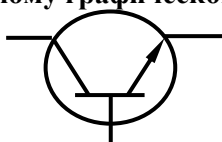
- ☐ Выпрямительный диод
- ☐ Туннельный диод
- ☐ Биполярный транзистор
- ☐ Диодный тиристор
- ☐ Стабилитрон

**Условному графическому изображению полупроводникового прибора соответствует**



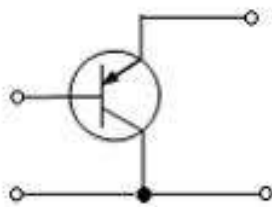
- ☐ Биполярный транзистор n-p-n
- ☐ Биполярный транзистор p-n-p
- ☐ Полевой транзистор с управляющими p-n переходами
- ☐ Полевой транзистор с изолированным затвором
- ☐ Триодный тиристор

**Условному графическому изображению полупроводникового прибора соответствует**



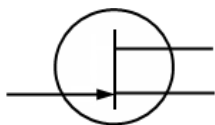
- ☐ Биполярный транзистор n-p-n
- ☐ Биполярный транзистор p-n-p
- ☐ Полевой транзистор с управляющими p-n переходами
- ☐ Полевой транзистор с изолированным затвором
- ☐ Триодный тиристор

**Схема включения транзистора с общим(ей)...**



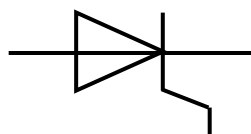
- ☐ Базой
- ☐ Землей
- ☐ Эмиттером
- ☐ Коллектором
- ☐ Затвором

Условному графическому изображению полупроводникового прибора соответствует



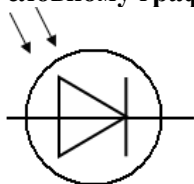
- ☐ Биполярный транзистор n-p-n
- ☐ Биполярный транзистор p-n-p
- ☐ Полевой транзистор с управляющими p-n переходами
- ☐ Полевой транзистор с изолированным затвором
- ☐ Триодный тиристор

Условному графическому изображению полупроводникового прибора соответствует



- ☐ Выпрямительный диод
- ☐ Туннельный диод
- ☐ Триодный тиристор
- ☐ Симистор
- ☐ Биполярный транзистор

Условному графическому изображению полупроводникового прибора соответствует



- ☐ Выпрямительный диод
- ☐ Фотодиод
- ☐ Светодиод
- ☐ Фототиристор
- ☐ Стабилитрон

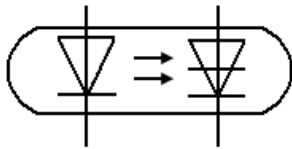
Физический смысл  $h_{11}$ - параметра транзистора

- ☐ Входная проводимость
- ☐ Коэффициент передачи по напряжению
- ☐ Входное сопротивление
- ☐ Коэффициент передачи по току
- ☐ Коэффициент обратной связи

Физический смысл  $h_{21}$ - параметра транзистора

- ☐ Входная проводимость
- ☐ Коэффициент передачи по напряжению
- ☐ Входное сопротивление
- ☐ Коэффициент передачи по току
- ☐ Коэффициент обратной связи

Условному графическому изображению соответствует полупроводниковый оптрон

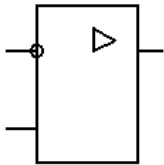


- ☐ Диодный
- ☐ Резисторный
- ☐ Транзисторный n-p-n
- ☐ Транзисторный p-n-p
- ☐ Тиристорный

**Полоса пропускания усилителя- это диапазон частот от нижней граничной до верхней граничной частоты, в пределах которого**

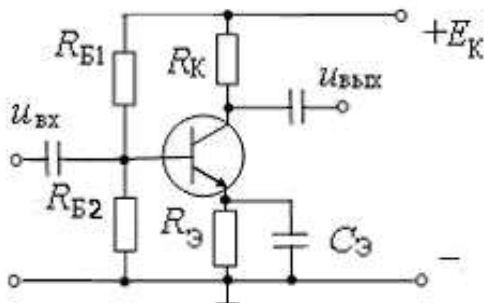
- ☐ Коэффициент усиления не изменяется
- ☐ Форма выходного сигнала повторяет форму входного
- ☐ Отсутствуют линейные искажения
- ☐ Коэффициент частотных искажений не превышает заданное значение
- ☐ Отсутствуют нелинейные искажения

**Устройство с условным графическим изображением**



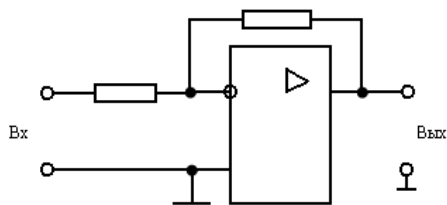
- ☐ Логический элемент
- ☐ Операционный усилитель
- ☐ Выпрямитель
- ☐ Триггер
- ☐ Счетчик импульсов

**На рисунке приведена схема...**



- ☐ Мостового выпрямителя
- ☐ Однополупериодного выпрямителя
- ☐ Усилителя с общей базой
- ☐ Усилителя с общим эмитером
- ☐ Усилителя с общим коллектором

**Устройство с условным графическим изображением**



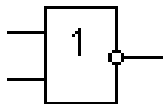
- ☐ Неинвертирующий усилитель
- ☐ Инвертирующий усилитель
- ☐ Сумматор
- ☐ Интегратор
- ☐ Дифференциатор

#### Правильная последовательность наименования логических элементов



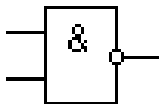
- |                              |                              |                              |
|------------------------------|------------------------------|------------------------------|
| <input type="checkbox"/> НЕ  | <input type="checkbox"/> ИЛИ | <input type="checkbox"/> И   |
| <input type="checkbox"/> И   | <input type="checkbox"/> ИЛИ | <input type="checkbox"/> НЕ  |
| <input type="checkbox"/> ИЛИ | <input type="checkbox"/> И   | <input type="checkbox"/> НЕ  |
| <input type="checkbox"/> НЕ  | <input type="checkbox"/> И   | <input type="checkbox"/> ИЛИ |
| <input type="checkbox"/> ИЛИ | <input type="checkbox"/> НЕ  | <input type="checkbox"/> И   |

#### Устройство с условным графическим изображением



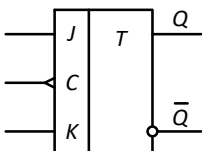
- ☐ Операционный усилитель
- ☐ Логический элемент ИЛИ-НЕ
- ☐ Логический элемент И-НЕ
- ☐ Триггер
- ☐ Счетчик импульсов

#### Устройство с условным графическим изображением



- ☐ Операционный усилитель
- ☐ Логический элемент ИЛИ-НЕ
- ☐ Логический элемент И-НЕ
- ☐ Триггер
- ☐ Счетчик импульсов

#### Условное обозначение соответствует...

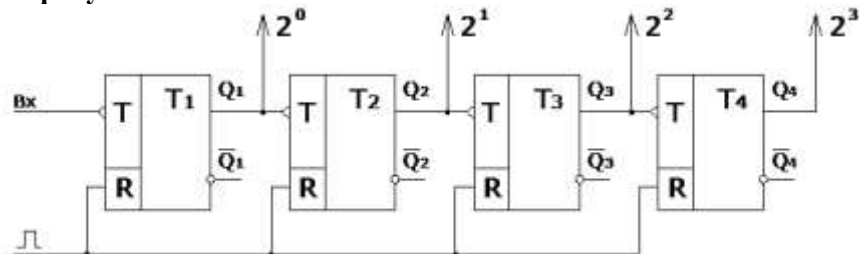


- ☐ Регистру
- ☐ Счетчику
- ☐ JK-триггеру
- ☐ D-триггеру
- ☐ RS-триггеру

Устройство, предназначенное для определения и запоминания в двоичном коде количества входных сигналов

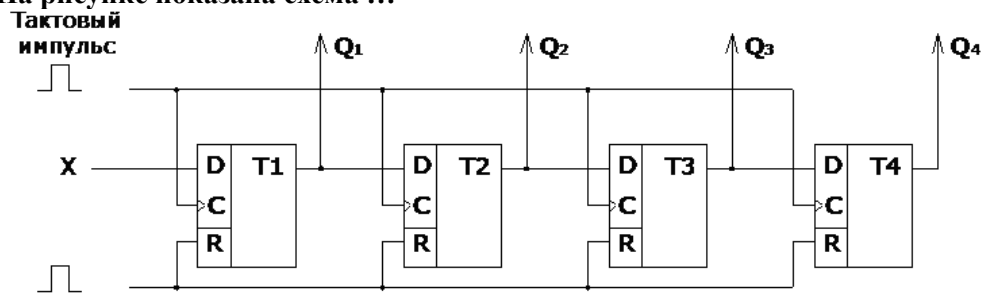
- ☐ Мультиплексатор
- ☐ Аналого-цифровой преобразователь
- ☐ Дешифратор
- ☐ Регистр
- ☐ Счетчик импульсов

На рисунке показана схема ...



- ☐ Счетчика двоичного суммирующего с последовательным переносом
- ☐ Счетчика двоичного вычитающего с последующим переносом
- ☐ Счетчика двоичного суммирующего с параллельным переносом
- ☐ Счетчика десятичного суммирующего с последовательным переносом и естественным порядком счета
- ☐ Регистра

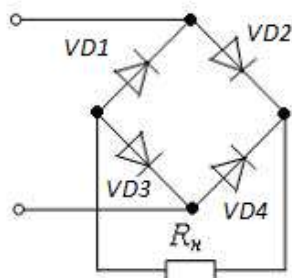
На рисунке показана схема ...



Установка "0"

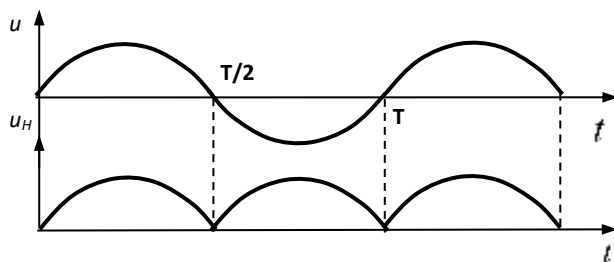
- ☐ Счетчика
- ☐ Параллельного регистра
- ☐ Последовательного регистра
- ☐ Дешифратора
- ☐ Мультиплексора

Название схемы выпрямителя...



- ☐ Трёхфазного однополупериодного
- ☐ Однополупериодного
- ☐ Двухполупериодного с выводом средней точки обмотки трансформатора
- ☐ Двухполупериодного мостового
- ☐ Трёхфазного мостового

**Название выпрямителя для временной диаграммы напряжения  $u_H$  на его выходе**



- ☐ Однофазный однополупериодный
- ☐ Многофазный
- ☐ Однофазный с выводом средней точки
- ☐ Трёхфазный с выводом средней точки
- ☐ Трёхфазный мостовой

**Предельные эксплуатационные параметры диода для выпрямителей при работе на промышленной частоте**

- ☐ Прямое напряжение и обратный ток
- ☐ Обратное напряжение и прямой ток
- ☐ Прямое напряжение и прямой ток
- ☐ Мощности
- ☐ Обратное напряжение и обратный ток

**Пример вопросов для устного опроса студентов:**

**Полупроводниковые диоды**

1. Что называется полупроводниковым диодом?
2. Классификация полупроводниковых диодов.
3. Назначение полупроводниковых диодов.
4. Обозначение и структура полупроводниковых диодов.
5. Вольт-амперная характеристика полупроводникового диода.
6. Выпрямительные свойства полупроводникового диода.
7. Принцип действия полупроводникового диода.
8. Работа полупроводникового диода с нагрузкой.
9. Выбор полупроводникового диода.
10. Опишите инерционные свойства полупроводникового диода.
11. Опишите особенности последовательного и параллельного соединения полупроводниковых диодов.
12. Раскройте понятия диодный столб и блок.
13. Условно-графическое обозначение, структура и ВАХ стабилитрона.
14. Принцип действия стабилитрона.
15. Условно-графическое обозначение и ВАХ двухстороннего стабилитрона.
16. Основные характеристики двухстороннего стабилитрона.
17. Раскройте понятие стабистор и опишите его характеристики.
18. Условно-графическое обозначение и ВАХ туннельного диода.
19. Принцип действия туннельного диода.
20. Опишите различия ВАХ туннельного и полупроводникового диодов.
21. Условно-графическое обозначение и ВАХ обращенного диода.
22. Опишите различия ВАХ обращенного и полупроводникового диодов.
23. Раскройте понятие варикап и опишите его ВАХ.
24. Отличительные черты варикап в сравнении с полупроводниковым диодом.

25. Условно-графическое обозначение и ВАХ диода Шотки.
26. Опишите структуру диода Шотки и особенности его работы.
27. Раскройте преимущества и недостатки диода Шотки.
28. Опишите методику построения нагрузочной прямой на ВАХ полупроводникового диода.
29. Каким образом можно изменять положение рабочей точки на ВАХ полупроводникового диода.
30. Каким образом можно изменять положение нагрузочной прямой на ВАХ полупроводникового диода.
31. Принцип действия стабилитрона в режиме параметрического стабилизатора напряжения.
32. Изменение рабочей характеристики параметрического стабилизатора напряжения.

#### Биполярные транзисторы

1. Что такое биполярные транзисторы и как они классифицируются.
2. Условно-графические обозначения и структуры биполярных транзисторов.
3. Назначение эмиттера, коллектора и базы у биполярного транзистора.
4. Принцип действия биполярного транзистора.
5. Энергетические диаграммы биполярного транзистора в равновесном и рабочем состоянии.
6. Опишите способы включения биполярных транзисторов и изменение усилительных свойств в зависимости от схемы.
7. Опишите особенности работы схемы ОЭ.
8. Опишите особенности работы схемы ОБ.
9. Опишите особенности работы схемы ОК.
10. Статические ВАХ транзистора.
11. Опишите взаимосвязи между входной и выходной ВАХ биполярного транзистора.
12. Опишите особенности работы и представьте эквивалентную схему замещения схемы ОЭ в малосигнальном режиме.
13. Опишите особенности работы и представьте эквивалентную схему замещения схемы ОБ в малосигнальном режиме.
14. Опишите биполярный транзистор как линейный четырехполюсник.
15. Расчет  $h$ -параметров биполярного транзистора включенного по схеме ОЭ.
16. Расчет  $h$ -параметров биполярного транзистора включенного по схеме ОБ.
17. Опишите частотные свойства биполярных транзисторов.
18. Каким образом можно изменять положение рабочей точки на выходной ВАХ биполярного транзистора.
19. Каким образом можно изменять положение нагрузочной прямой на выходной ВАХ биполярного транзистора.
20. Принцип действия биполярного транзистора в ключевом режиме.

#### Полевые транзисторы.

1. Что такое полевые транзисторы и как они классифицируются.
2. Условно-графическое обозначение и структура полевого транзистора с управляемым р-п переходом.
3. Принцип действия полевого транзистора с управляемым р-п переходом.
4. Вольт-амперные характеристики полевого транзистора с управляемым р-п переходом.
5. Условно-графическое обозначение и структура полевого транзистора с изолированным затвором и встроенным каналом.
6. Принцип действия полевого транзистора с изолированным затвором и встроенным каналом.



7. Вольт-амперные характеристики полевого транзистора с изолированным затвором и встроенным каналом.
8. Условно-графическое обозначение и структура полевого транзистора с изолированным затвором и индуцированным каналом.
9. Принцип действия полевого транзистора с изолированным затвором и индуцированным каналом.
10. Вольт-амперные характеристики полевого транзистора с изолированным затвором и индуцированным каналом.
11. Опишите основные параметры полевых транзисторов.
12. Область применения полевых транзисторов.
13. Преимущества и недостатки полевых транзисторов в сравнении с биполярными.
14. Способы включения полевых транзисторов.

#### Переключающие полупроводниковые приборы

1. Какой полупроводниковый прибор называют тиристором.
2. Изобразите структурную схему тиристора.
3. Изобразите дифузтранзисторную эквивалентную схему тиристора.
4. Опишите принцип действия тиристора.
5. Опишите зависимость коэффициента  $\alpha_{ст}$  от величины тока эмиттера.
6. При каких условиях тиристор открывается.
7. Поясните принцип действия тиристора на основе фундаментального уравнения четырех-слойной системы.
8. Разновидности тириستоров и их условно-графические обозначения.
9. Вольт-амперная характеристика тиристора.
10. Ток спрямления и его влияние на вольт-амперную характеристику тиристора.
11. Разновидности тиристоров и их ВАХ.
12. Поясните понятие скачкообразное изменение положения рабочей точки.
13. Поясните понятие ток удержания.
14. Поясните понятие напряжение открытия тиристора.
15. От каких параметров зависит уровень напряжения открытия тиристора.
16. Опишите условия изменения положения нагрузочной прямой.
17. Фазо-импульсное управление тиристором.
18. Принцип действия тиристорного регулятора напряжения на симисторе.
19. Принцип действия тиристорного регулятора напряжения на двух тиристорах.
20. Принцип действия тиристорного регулятора напряжения с защитой тиристоров от обратного напряжения.
21. Принцип действия тиристорного регулятора напряжения на одном тиристоре.
22. Силовые ключевые транзисторы IGBT их обозначение и эквивалентная схема.
23. ВАХ силового ключевого транзистора IGBT.
24. Однопереходные транзисторы их структура и обозначение.
25. ВАХ однопереходного транзистора.

#### Фотоэлектрические полупроводниковые приборы

1. Фотодиод и его режимы работы.
2. Принцип действия фотодиода.
3. ВАХ фотодиода.
4. Фотодиод в режиме фотопреобразователя.
5. Фотодиод в режиме фотогенератора.
6. Спектральная характеристика фотоприемника.
7. Частотная характеристика фотоприемника.
8. Фототранзистор: условно-графическое обозначение и схема включения.

9. ВАХ фототранзистора.
10. Принцип действия фототранзистора.
11. Фототиристор: определение и условно-графическое обозначение.
12. ВАХ фототиристора.
13. Принцип действия фототиристора.
14. Фоторизистор: определение и условно-графическое обозначение.
15. Изменение ВАХ фоторизистора при изменении светового потока.
16. Принцип действия фоторизистора.
17. Светодиоды: условно-графическое обозначение и принцип действия.
18. Яркостная характеристика светодиода.
19. Спектральная характеристика светодиода.
20. Оптоны: определение и условно-графическое обозначение.
21. Особенности работы оптронов.
22. Выходная ВАХ оптрона.
23. Принцип действия оптрона.
24. Достоинства оптронов.
25. Область применения оптронов.

#### Интегральные микросхемы

1. Что такое интегральная микросхема?
2. Преимущества интегральных микросхем.
3. Как классифицируются интегральные микросхемы по плотности упаковки.
4. Как классифицируются интегральные микросхемы по технологии изготовления.
5. Как классифицируются интегральные микросхемы по функциональному назначению.
6. Что такое микропроцессор?
7. Область применения интегральных микросхем.

***Для промежуточного контроля*** (ОПК-3 Способен использовать методы анализа и моделирования электрических цепей и электрических машин).

#### ***Вопросы к зачету:***

1. Электроника, как область науки и техники. Роль электроники в решении задач по ускорению внедрения научно-технических достижений в электрификации с.х.
2. Полупроводниковые приборы: определение, полупроводниковые материалы, электропроводность твердых тел.
3. Собственная электропроводность полупроводников.
4. Примесная электропроводность полупроводников.
5. Электронно-дырочный переход (основные процессы, образование потенциального барьера).
6. Вольт-амперная характеристика p-n перехода.
7. Пробой p-n перехода.
8. Влияние температуры на вольт-амперную характеристику p-n перехода.
9. Выпрямительные диоды (структуры, вольт-амперная характеристика, параметры, области применения).
10. Кремниевые стабилитроны, стабилитроны. Параметрический стабилизатор напряжения.
11. Туннельные и обращенные диоды. Варикапы. Диоды Шоттки.
12. Работа полупроводниковых диодов с нагрузкой.

13. Биполярные транзисторы: определение, классификация, структура.
14. Принцип действия биполярных транзисторов.
15. Способы включения транзисторов. Токи, протекающие в транзисторе. Коэффициенты передачи тока.
16. Статические характеристики транзистора в схеме с общей базой.
17. Статические характеристики транзистора в схеме с общим эмиттером.
18. Эквивалентная схема и параметры транзистора при включении по схеме ОБ и ОЭ.
19. Транзистор – как линейный четырехполюсник.
20. Частотные свойства транзистора.
21. Предельно-допустимые эксплуатационные параметры транзистора.
22. Работа транзистора с нагрузкой в коллекторной цепи.
23. Ключевой режим работы транзистора.
24. Составные транзисторы.
25. Полевые транзисторы с управляющими p-n переходами.
26. Полевые транзисторы с изолированным затвором и встроенным каналом.
27. Полевые транзисторы с изолированным затвором и индуцированным каналом.
28. Устройство и принцип действия диодных тиристоров.
29. Устройство и принцип действия триодных тиристоров.
30. ВАХ и основные параметры тиристоров.
31. Разновидности тиристоров.
32. Работа триодного тиристора с нагрузкой.
33. Фазо-импульсное управление тиристорами.
34. Тиристорные регуляторы напряжения.
35. Силовые ключевые транзисторы IGBT.
36. Однопереходный транзистор.

### ***Вопросы к экзамену***

1. Фоторезисторы. Фотодиоды.
2. Фототранзисторы. Фототиристоры.
3. Светодиоды. Основные типы оптронов и их основные характеристики.
4. Интегральные микросхемы: основные сведения и классификация.
5. Технология изготовления интегральных микросхем.
6. Электронные усилители: назначение, классификация, обобщенная эквивалентная схема и основные параметры (входное и выходное сопротивление, коэффициенты усиления, номинальная мощность, КПД).
7. Нелинейные искажения в усилителях. Динамический диапазон.
8. Линейные искажения в усилителях. Полоса пропускания.
9. Обратные связи в усилителях. Структурные схемы усилителей с обратными связями.
10. Влияние обратных связей на основные характеристики усилителей.
11. Транзисторный усилительный каскад по схеме ОЭ (схема включения, выбор режима, принцип действия).
12. Графо-аналитический расчет каскада ОЭ в классе А.
13. Режим работы усилительных каскадов (классы усиления А, В, АВ, С).
14. Расчет каскада ОЭ по эквивалентной схеме в области средних частот.
15. Транзисторный усилительный каскад по схеме ОБ (схема включения, принцип действия, основные характеристики).
16. Транзисторный усилительный каскад по схеме ОК (схема включения, принцип действия, основные характеристики).

17. Стабилизация режима транзисторных усилителей.
18. Температурная компенсация в усилителях.
19. Усилители с трансформаторной связью.
20. Фазоинверсные каскады.
21. Транзисторные усилители мощности с трансформаторными связями.
22. Безтрансформаторные усилители мощности на транзисторах с дополнительной симметрией.
23. Безтрансформаторные усилители мощности на транзисторах одного типа проводимости.
24. Усилители с непосредственной связью.
25. Многокаскадные усилители с RC-связью (принципиальная схема, основные характеристики, расчет в области средних частот).
26. Назначение и структурная схема операционных усилителей (ОУ), их основные характеристики и параметры. Понятие об идеальном ОУ.
27. Дифференциальные усилительные каскады.
28. Частотные свойства усилительных каскадов.
29. Инвертирующие усилители на базе ОУ.
30. Неинвертирующие усилители на базе ОУ.
31. Сумматор напряжений и усилитель с дифференциальным входом на базе ОУ.
32. Интегрирующий и дифференцирующий каскады на базе ОУ.
33. Логарифмический и антилогарифмический усилители на базе ОУ.
34. Примеры построения аналоговых арифметических устройств на основе ОУ.
35. Общие сведения о логических элементах. Основные законы, теоремы и правила алгебры логики.
36. Логические элементы ИЛИ, И, НЕ.
37. Логические элементы ИЛИ-НЕ, И-НЕ и их применение в качестве базисных 74. Логарифмические элементы ИСКЛЮЧАЮЩЕЕ ИЛИ, ИСКЛЮЧАЮЩИЕ ИЛИ-НЕ, МАЖОРИТАРНОСТЬ.
38. Комбинированные логические элементы И-ИЛИ-НЕ и ИЛИ-И.
39. Асинхронные RS-триггеры, RS-триггеры.
40. Синхронные RS-триггеры.
41. D-триггеры.
42. JK-триггеры.
43. T-триггеры.
44. Счетчика импульсов: общие принципы построения, основные параметры и классификация.
45. Двоичный суммирующий счетчик импульсов с последовательным переносом.
46. Двоичный вычитающий счетчик импульсов с последовательным переносом. Реверсивный счетчик.
47. Двоичные счетчики с параллельным переносом.
48. Двоично-кодированные счетчики импульсов.
49. Параллельные регистры (регистры памяти).
50. Последовательные регистры (регистры сдвига).
51. Дешифраторы.
52. Мультиплексоры, демальтиплексоры.
53. Цифро-аналоговые преобразователи (ЦАП).
54. Аналого-цифровые преобразователи (АЦП).
55. Автогенераторы синусоидальных колебаний.
56. Автогенераторы с кварцевой стабилизацией частоты.

57. Однофазные выпрямители. Сглаживающие фильтры.
58. ТРЕХФАЗНЫЙ выпрямитель с выводом нейтрального провода
59. Трехфазный выпрямитель по схеме Ларионова.
60. Схемы выпрямления с удвоенным напряжением.
61. Управляемые выпрямители на тиристорах.

### **Практические задания для экзамена**

#### **Задание 1.**

Полупроводниковый диод имеет прямой ток  $I_{пр} = 0,8$  А при  $U_{пр} = 0,3$  В и  $T = 0,8$  °С. Определить: 1)  $I_0$ ; 2)  $r_d$  при  $U_{пр} = 0,2$  В;  $r_d$  при  $U_{пр} = 0$  В.

#### **Задание 2.**

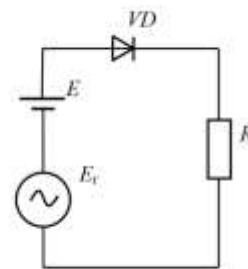
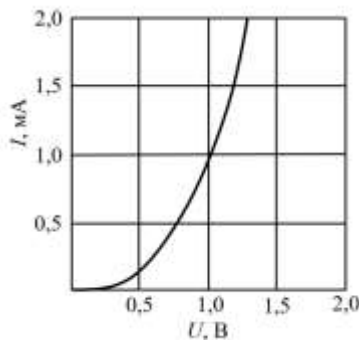
Обратный ток диода  $I_0 = 5 \cdot 10^{-6}$  А при температуре  $T = 300$  К. Какое напряжение нужно приложить к диоду, чтобы ток диода составил 75 мА.

#### **Задание 3.**

Построить вольт-амперную характеристику диода в диапазоне прямого тока через диод от 0 до 100 мА, если  $I_0 = 10$  мА и  $\phi_T = 26$  мВ.

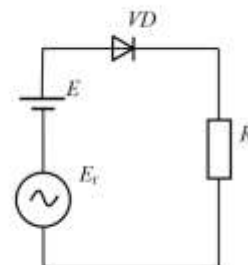
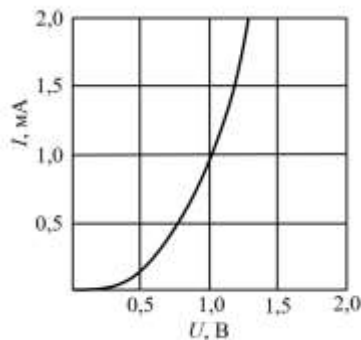
#### **Задание 4.**

Определить ток, текущий в схеме, если известна вольт-амперная характеристика диода, учитывая  $E = 2$  В;  $R = 1$  кОм.



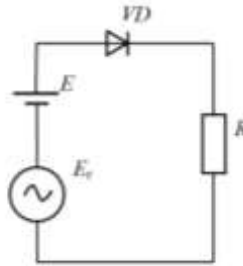
#### **Задание 5.**

Определить ток, текущий в схеме, пользуясь аналитической записью вольт-амперной характеристики. Известны:  $I_0 = 1 \cdot 10^{-12}$  А;  $\phi_T = 26$  мВ;  $E = 2$  В;  $R = 1$  кОм.



#### **Задание 6.**

Каким будет напряжение на диоде  $U_D$  в схеме. Известны:  $I_0 = 1 \cdot 10^{-12}$  А;  $T = 20$  °С;  $E = 10$  В;  $E_T = 50$  мВ;  $R = 1$  кОм.



### **Задание 7.**

Изобразить схемы включения транзистора ОБ для транзисторов типов  $p$ - $n$ - $p$  и  $n$ - $p$ - $n$ . Показать направления токов эмиттера  $I_э$ , коллектора  $I_к$ , базы  $I_б$  и полярность питающих напряжений для режимов: активный, отсечки, насыщения.

### **Задание 8.**

Определить коэффициент передачи тока для транзистора, включенного по схеме с общим эмиттером, если при изменении тока базы ток коллектора изменился на 5 мА, а ток эмиттера – на 5,2 мА.

### **Задание 9.**

Определить коэффициент передачи тока эмиттера у транзистора, включенного по схеме с общей базой, если изменение тока коллектора на 5 мА вызвало изменение тока базы на 0,1 мА.

### **Задание 10.**

Определить коэффициент передачи транзистора по току в схеме с общим эмиттером, если коэффициент передачи по току в схеме с общей базой равен 0,95.

### **Задание 11.**

Привести  $T$ -образную схему замещения транзистора ОБ. По известным  $h$ -параметрам транзистора ОБ найти дифференциальные параметры  $T$ -образной схемы замещения, если:  $h_{11б} = 30$  Ом;  $h_{21б} = 0,97$ ;  $h_{22б} = 1$  мкСм;  $U_{кб} = -5$  В;  $I_э = 1$  мА.

### **Задание 12.**

Найти изменение коэффициента передачи тока базы транзистора ОЭ на частоте 150 кГц, если граничная частота транзистора для схемы ОЭ составляет 100 кГц.

### **Задание 13.**

Заданы граничная частота транзистора  $f_{h21б} = 20$  МГц и коэффициент передачи  $h_{21б} = 0,99$ . Найти коэффициент передачи  $h_{21э}$  на частоте 300 кГц.

### **Задание 14.**

Найти коэффициенты усиления по напряжению  $K_U$  и по току  $K_I$ , входное  $R_{вх}$  и выходное  $R_{вых}$  сопротивления усилительного каскада с ОЭ, если  $R_г = 1$  кОм,  $R_к = 5,1$  кОм,  $R_э = 510$  Ом,  $100 R_н = 0$  Ом, и используется транзистор, у которого  $h_{11э} = 800$  Ом;  $h_{12э} = 5 \cdot 10^{-4}$ ;  $h_{21э} = 48$ ;  $h_{22э} = 80$  мкСм.

**Задание 15.**

Найти коэффициенты усиления по напряжению  $K_U$  и по току  $K_I$ , входное  $R_{вх}$  и выходное  $R_{вых}$  сопротивления усилительного каскада с ОЭ, если  $R_r = 10$  кОм,  $R_k = 5,1$  кОм,  $R_э = 510$  Ом,  $R_n = 10$  кОм, и используется транзистор, у которого  $h_{11э} = 800$  Ом;  $4 h_{12э} = 5 \cdot 10^{-4}$ ;  $h_{21э} = 48$ ;  $h_{22э} = 80$  мкСм.

**Задание 16.**

Неинвертирующий усилитель на основе ОУ типа 140УД6 имеет коэффициент усиления  $K_{U_{неинв}} = 20$ . Сопротивление нагрузки  $R_n = 2$  кОм, резисторы цепи обратной связи  $R_1 = 10$  кОм,  $R_{oc} = 190$  кОм. Усилитель работает от источника сигнала с  $E_r = 0,05$  В,  $R_r = 10$  кОм. Оценить величину относительной статической погрешности усилителя при изменении температуры от  $-20$  до  $+60^\circ\text{C}$  и нестабильности источника питания  $\pm 1\%$ .

**Задание 17.**

Инвертирующий усилитель с сопротивлением  $R_1 = 10$  кОм и  $R_{oc} = 1$  МОм имеет следующие параметры ОУ:  $R_{вхОУ} = 300$  кОм,  $R_{выхОУ} = 700$  Ом,  $K_{UОУ} = 104$ . Рассчитать величины  $K_{U_{инв}}$ ,  $R_{вх.инв}$  и  $R_{вых.инв}$  с учетом неидеальных параметров ОУ.

**Задание 18.**

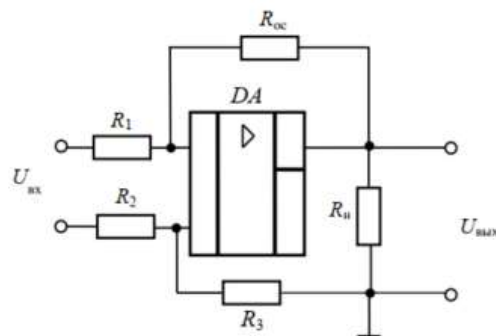
Усилитель с дифференциальным входом имеет  $R_1 = R_2 = 10$  кОм и  $R_{oc} = R'_{oc} = 200$  кОм, и на его входы поданы напряжения  $U_1 = +0,3$  В и  $U_2 = +0,5$  В. Вычислите  $U_{вых}$ .

**Задание 19.**

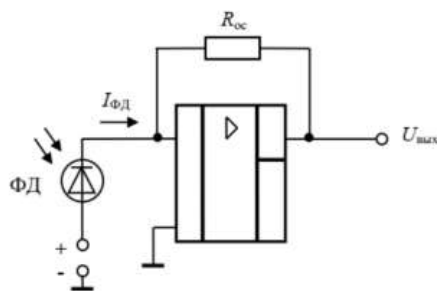
Инвертор, имеет  $R_{oc} = 1$  МОм,  $R_1 = 20$  кОм, Коэффициент усиления ОУ  $A = 50000$ . Найти его фактический коэффициент усиления при наличии обратной связи.

**Задание 20.**

Определить, как изменится коэффициент  $K_U$  разностного усилителя, собранного по представленной схеме, если номиналы резисторов  $R_{oc} = R_3$  увеличить вдвое.

**Задание 21.**

Между входами ОУ включен фотодиод ФД, ток которого при данной освещенности составляет 5 мА. Какой резистор следует включить в цепь обратной связи, чтобы получить на выходе напряжение  $U_{вых} = 5$  В.



### Задание 22.

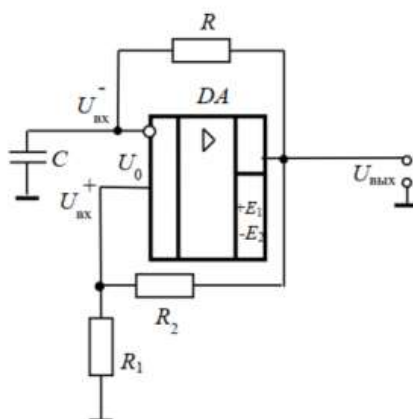
Усилитель имеет скорость нарастания  $10 \text{ В/мкс}$  и верхнюю граничную частоту среза при замкнутой цепи обратной связи  $f_{10.c} = 800 \text{ кГц}$  при требуемом значении коэффициента усиления замкнутого усилителя. Нужно получить выходной сигнал с амплитудой  $5 \text{ В}$  при частоте  $250 \text{ кГц}$ . Можно ли использовать этот усилитель?

### Задание 23.

Какой тип транзистора ( $p-n-p$  или  $n-p-n$ ) следует использовать, если транзисторный ключ управляется однополярными импульсами?

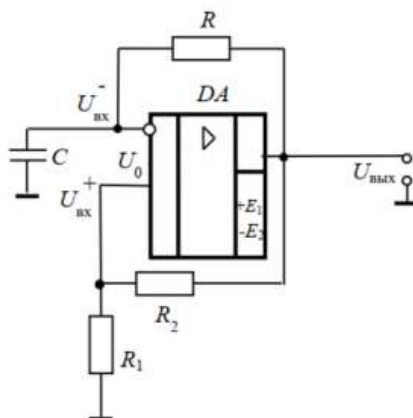
### Задание 24.

В схеме мультивибратора  $R_1 = 24 \text{ кОм}$ ;  $R_2 = 62 \text{ кОм}$ ;  $R = 100 \text{ кОм}$ ;  $C = 50 \text{ нФ}$ ;  $E_1 = |E_2| = 15 \text{ В}$ . Чему равен период колебаний?



### Задание 25.

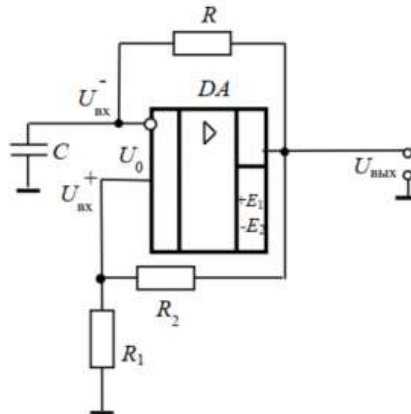
Чему равно максимальное напряжение между входами операционного усилителя в схеме представленной на рисунке?





**Задание 26.**

Как изменится период колебания в схеме представленной на рисунке, если емкость  $C$  уменьшить до 30 нФ, а сопротивление  $R$  до 51 кОм?

**Задание 27.**

Записать в двоичной системе сигнал на выходе логической схемы И-НЕ, соответствующий комбинации входных сигналов, заданных таблицей

Bx1	1	0	1	0
Bx2	0	1	1	0

**Задание 28.**

Записать в двоичной системе сигнал на выходе логической схемы ИЛИ-НЕ, соответствующий комбинации входных сигналов, заданных таблицей

Bx1	1	0	1	0
Bx2	0	1	1	0

**Задание 29.**

Нарисовать временные диаграммы, характеризующие работу  $D$ -триггера, если: а) на вход  $D$  поступает последовательность прямоугольных импульсов со скважностью 2, на вход  $C$  – постоянный сигнал логической единицы; б) на вход  $D$  – постоянный сигнал логической единицы, на вход  $C$  поступает последовательность прямоугольных импульсов со скважностью 2. Инерционностью элементов можно пренебречь.

**Задание 30.**

Нарисовать временные диаграммы, характеризующие работу асинхронного  $T$ -триггера при действии на его входе последовательности прямоугольных импульсов со скважностью 2. Учесть при этом, что триггер срабатывает (переключается) каждый раз, когда на его вход поступает управляющий сигнал.

#### **7.4 Методические материалы, определяющие процедуры оценивания знаний, умений, навыков характеризующих этапы формирования компетенций**

Контроль освоения дисциплины Б1.О.20 «Электроника» проводится в соответствии с Пл КубГАУ 2.5.1 «Текущий контроль успеваемости и промежуточная аттестация студентов». Текущий контроль по дисциплине позволяет оценить степень восприятия учебного материала и проводится для оценки результатов изучения разделов/тем дисциплины. Текущий контроль проводится как контроль тематический (по итогам изучения определенных тем дисциплины) и рубежный (контроль определенного раздела или нескольких разделов, перед тем, как приступить к изучению очередной части учебного материала).

##### **Критерии оценки знаний при проведении тестирования**

Оценка «**отлично**» выставляется при условии правильного ответа студента не менее чем на 85 % тестовых заданий;

Оценка «**хорошо**» выставляется при условии правильного ответа студента не менее чем на 70 % тестовых заданий;

Оценка «**удовлетворительно**» выставляется при условии правильного ответа студента не менее чем на 51 %;

Оценка «**неудовлетворительно**» выставляется при условии правильного ответа студента менее чем на 50 % тестовых заданий.

Результаты текущего контроля используются при проведении промежуточной аттестации.

##### **Критерии оценки устного опроса**

Критериями оценки устного опроса - беседы являются: степень раскрытия сущности вопроса: Оценка «отлично» - ответ в полной мере раскрывает всю тематику вопроса, не требует корректировки. Оценка «хорошо» - ответ раскрывает тематику вопроса, при этом имеются некоторые неточности. Оценка «удовлетворительно» - ответ не полный, тематика вопроса не раскрыта. Оценка «неудовлетворительно» - нет ответа или ответ не связан с тематикой вопроса.

##### **Критерии оценки на зачете**

Оценки «зачтено» и «не зачтено» выставляются по дисциплинам, формой заключительного контроля которых является зачет. При этом оценка «зачтено» должна соответствовать параметрам любой из положительных оценок («отлично», «хорошо», «удовлетворительно»), а «не зачтено» - параметрам оценки «неудовлетворительно».

### **Критерии оценки на экзамене**

Оценка **«отлично»** выставляется обучающемуся, который обладает всесторонними, систематизированными и глубокими знаниями материала учебной программы, умеет свободно выполнять задания, предусмотренные учебной программой, усвоил основную и ознакомился с дополнительной литературой, рекомендованной учебной программой. Как правило, оценка «отлично» выставляется обучающемуся усвоившему взаимосвязь основных положений и понятий дисциплины в их значении для приобретаемой специальности, проявившему творческие способности в понимании, изложении и использовании учебного материала, правильно обосновывающему принятые решения, владеющему разносторонними навыками и приемами выполнения практических работ.

Оценка **«хорошо»** выставляется обучающемуся, обнаружившему полное знание материала учебной программы, успешно выполняющему предусмотренные учебной программой задания, усвоившему материал основной литературы, рекомендованной учебной программой. Как правило, оценка «хорошо» выставляется обучающемуся, показавшему систематизированный характер знаний по дисциплине, способному к самостоятельному пополнению знаний в ходе дальнейшей учебной и профессиональной деятельности, правильно применяющему теоретические положения при решении практических вопросов и задач, владеющему необходимыми навыками и приемами выполнения практических работ.

Оценка **«удовлетворительно»** выставляется обучающемуся, который показал знание основного материала учебной программы в объеме, достаточном и необходимым для дальнейшей учебы и предстоящей работы по специальности, справился с выполнением заданий, предусмотренных учебной программой, знаком с основной литературой, рекомендованной учебной программой. Как правило, оценка «удовлетворительно» выставляется обучающемуся, допустившему погрешности в ответах на экзамене или выполнении экзаменационных заданий, но обладающему необходимыми знаниями под руководством преподавателя для устранения этих погрешностей, нарушающему последовательность в изложении учебного материала и испытывающему затруднения при выполнении практических работ.

Оценка **«неудовлетворительно»** выставляется обучающемуся, не знающему основной части материала учебной программы, допускающему принципиальные ошибки в выполнении предусмотренных учебной программой заданий, неуверенно с большими затруднениями выполняющему практические работы. Как правило, оценка «неудовлетворительно» выставляется обучающемуся, который не может продолжить обучение или приступить к деятельности по специальности по окончании университета без дополнительных занятий по соответствующей дисциплине.

## 8 Перечень основной и дополнительной литературы

### Основная учебная литература

1. Цыганков Б.К. Элементная база электроники. Электронный конспект лекций /Б.К. Цыганков. – Краснодар: КубГАУ, 2014. – 145 с. Режим доступа: [https://edu.kubsau.ru/file.php/124/ehlektronnyi\\_konspekt\\_lekcii\\_2014.pdf](https://edu.kubsau.ru/file.php/124/ehlektronnyi_konspekt_lekcii_2014.pdf)
2. Толмачев В.В. Физические основы электроники / В.В. Толмачев, Ф.В. Скрипник. – Электрон. текстовые данные. – Москва, Ижевск: Регулярная и хаотическая динамика, Ижевский институт компьютерных исследований, 2011. – 496 с. – Режим доступа: <http://www.iprbookshop.ru/16656.html>
3. Джеймс Рег Промышленная электроника / Рег Джеймс. – Электрон. текстовые данные. – Саратов: Профобразование, 2017. – 1136 с. – Режим доступа: <http://www.iprbookshop.ru/63583.html>

### Дополнительная учебная литература

1. Легостаев Н.С. Твердотельная электроника: учебное пособие / Н.С. Легостаев, К.В. Четвергов. – Электрон. текстовые данные. – Томск: Томский государственный университет систем управления и радиоэлектроники, Эль Кон-тент, 2011. – 244 с. – Режим доступа: <http://www.iprbookshop.ru/13981.html>
2. Кобзев А.В. Энергетическая электроника: учебное пособие / А.В. Кобзев, Б.И. Коновалов, В.Д. Семенов. – Электрон. текстовые данные. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2010. – 164 с. – Режим доступа: <http://www.iprbookshop.ru/14001.html>
3. Семенов Б.Ю. Силовая электроника. От простого к сложному / Б.Ю. Семенов. – Электрон. текстовые данные. – М. : СОЛОН-ПРЕСС, 2009. – 416 с. – Режим доступа: <http://www.iprbookshop.ru/8674.html>

## 9 Перечень ресурсов информационно-телекоммуникационной сети «Интернет»

**Электронно-библиотечные системы библиотеки, используемые в Кубанском ГАУ им. И.Т. ТРУБИЛИНА**

№	Наименование ресурса	Тематика	Уровень доступа
1	IPRbook	Универсальная	Интернет доступ
2	Образовательный портал КубГАУ	Универсальная	Доступ с ПК университета

## **10 Методические указания для обучающихся по освоению дисциплины**

1. Цыганков Б.К. Основы моделирования электронных схем в программе Multisim 11(Rus): Методическое пособие / Б.К.Цыганков, Д.А.Козюков. — Краснодар: КубГАУ, 2015. — 53 с. Режим доступа: [https://edu.kubsau.ru/file.php/124/1. Osnovy\\_modelirovanija\\_ehlektronnykh\\_skhem\\_v\\_programme\\_Multisim\\_11.pdf](https://edu.kubsau.ru/file.php/124/1. Osnovy_modelirovanija_ehlektronnykh_skhem_v_programme_Multisim_11.pdf)
2. Расчет усилительных устройств и разработка цифровой логической схемы: метод. рекомендации по дисциплине «Электроника» / сост. Б.К. Цыганков, А.А. Шевченко, Е.А. Денисенко – Краснодар, КубГАУ, 2016. - 77 с. Режим доступа: [https://edu.kubsau.ru/file.php/124/Uchebno-metodicheskoe\\_posobie\\_Raschet\\_usilitelnykh\\_ustroystv\\_i\\_razrabotka\\_cifrovoi\\_logicheskoi\\_skhemy.pdf](https://edu.kubsau.ru/file.php/124/Uchebno-metodicheskoe_posobie_Raschet_usilitelnykh_ustroystv_i_razrabotka_cifrovoi_logicheskoi_skhemy.pdf)
3. Электроника: методические рекомендации по изучению дисциплины и задания для расчетно-графической и контрольной работы /сост: Б.К Цыганков, А.А Шевченко, Е.А Денисенко – Краснодар, КубГАУ, 2017. Режим доступа: [https://edu.kubsau.ru/file.php/124/Metodicheskie\\_rekomendacii\\_27.06.pdf](https://edu.kubsau.ru/file.php/124/Metodicheskie_rekomendacii_27.06.pdf)

## **11. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине (модулю), включая перечень программного обеспечения и информационно-справочных систем**

Информационные технологии, используемые при осуществлении образовательного процесса по дисциплине позволяют:

- организовать процесс образования путем визуализации изучаемой информации посредством использования презентаций, учебных фильмов;
- контролировать результаты обучения на основе компьютерного тестирования;
- автоматизировать расчеты аналитических показателей, предусмотренные программой научно-исследовательской работы;
- автоматизировать поиск информации посредством использования справочных систем.

### **Перечень лицензионного ПО**

№	Наименование	Краткое описание
1	Microsoft Windows	Операционная система
2	Microsoft Office (включает Word, Excel, PowerPoint)	Пакет офисных приложений
3	Система тестирования INDIGO	Тестирование

## 12 Материально-техническое обеспечение для обучения по дисциплине

№ п/п	Наименование помещений для проведения всех видов учебной деятельности, предусмотренной учебным планом, в том числе, помещений для самостоятельной работы, с указанием перечня основного оборудования, учебно-наглядных пособий и используемого программного обеспечения	Адрес (местоположение) помещений для проведения всех видов учебной деятельности, предусмотренной учебным планом ( в случае реализации образовательных программ в сетевой форме дополнительно указывается наименование организации, с которой заключен договор)
1.	<p>Помещение №3 ЭЛ, посадочных мест — 100; площадь — 129,5м<sup>2</sup>; учебная аудитория для проведения занятий лекционного типа, занятий семинарского типа, курсового проектирования (выполнения курсовых работ), групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации.</p> <p>специализированная мебель (учебная доска, учебная мебель); технические средства обучения, наборы демонстрационного оборудования и учебно-наглядных пособий (ноутбук, проектор, экран); программное обеспечение: Windows, Office;</p>	г. Краснодар, ул. Калинина д. 13, здание учебного корпуса факультета электрификации
2.	<p>Помещение №309 ЭЛ, посадочных мест — 48; площадь — 70,8м<sup>2</sup>; лаборатория.</p> <p>лабораторное оборудование (стенд лабораторный — 23 шт.; генератор — 5 шт.; осциллограф — 4 шт.); специализированная мебель (учебная доска, учебная мебель).</p>	г. Краснодар, ул. Калинина д. 13, здание учебного корпуса факультета электрификации
3.	<p>Помещение №205 ЭЛ, посадочных мест — 28; площадь — 87,3м<sup>2</sup>; помещение для хранения и профилактического обслуживания учебного оборудования.</p> <p>технические средства обучения (принтер — 1 шт.; экран — 1 шт.; сетевое оборудование — 1 шт.; компьютер персональный — 14 шт.); доступ к сети «Интернет»; доступ в электронную информационно-образовательную среду университета;</p>	г. Краснодар, ул. Калинина д. 13, здание учебного корпуса факультета электрификации